



Europäisches Patentamt  
European Patent Office  
Office européen des brevets



Veröffentlichungsnummer: **0 339 598 A3**

(12)

## EUROPÄISCHE PATENTANMELDUNG

(21) Anmeldenummer: 89107540.0

(51) Int. Cl.<sup>5</sup>: H02H 3/10, H02H 3/20,  
H02H 9/00

(22) Anmeldetag: 26.04.89

(30) Priorität: 27.04.88 DE 3814251  
19.07.88 DE 3824583

(43) Veröffentlichungstag der Anmeldung:  
02.11.89 Patentblatt 89/44

(84) Benannte Vertragsstaaten:  
AT DE FR GB

(88) Veröffentlichungstag des später veröffentlichten  
Recherchenberichts: 23.01.91 Patentblatt 91/04

(71) Anmelder: BICC-VERO ELECTRONICS GMBH  
Carsten-Dressler-Strasse 10  
D-2800 Bremen 61(DE)

(72) Erfinder: Labbus, Jürgen  
Bremer Strasse 28  
D-2839 Brake(DE)  
Erfinder: Bertram, Ralf  
Moorweg 43  
D-2942 Jever(DE)

(74) Vertreter: Bohnenberger, Johannes, Dr. et al  
Meissner, Bolte & Partner  
Widenmayerstrasse 48 Postfach 86 06 24 24  
D-8000 München 86(DE)

(54) Schutzschaltung für kapazitive Lasten.

(57) Die DIN-Norm VDE 160/01.86 stellt besondere Anforderungen an die Störspannungsfestigkeit von elektronischen Geräten, die an Starkstromnetzen betrieben werden sollen. Es wird eine Schutzschaltung für kapazitive Lasten aufgezeigt. Hierbei ist eine Stromabtasteinrichtung (11) vorgesehen zum Abtasten des in die Last (10) fließenden Stromes und zum Abgeben eines ersten Sperrsignals mindestens dann, wenn der Betrag des abgetasteten Stromes einen voreingestellten Maximalstrom überschreitet. Eine Spannungsabtasteinrichtung (15-18) ist vorgesehen zum Abtasten der Spannung im Versorgungsnetz und zum Abgeben eines zweiten Sperrsignals dann, wenn der Betrag der abgetasteten Spannung eine voreingestellte Maximalspannung überschreitet. Eine steuerbare Schalteinrichtung (12) ist vorgesehen, die derart ausgebildet ist und in gesteuerter Verbindung mit der Strom- und der Spannungsabtasteinrichtung steht, daß die Last (10) dann vom Versorgungsnetz getrennt wird, wenn mindestens eines der zwei Sperrsignale vorliegt.

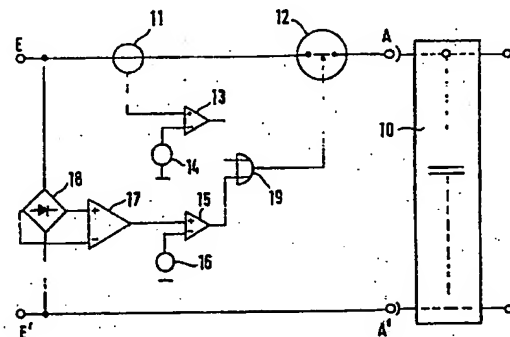


FIG. 1

BEST AVAILABLE COPY

EP 0 339 598 A3

# DELPHION

Log Out Work Files Saved Searches

RESEARCH

PRODUCTS

INSIDE DELPHION

My Account

No active trail

Select CR

Submit Finding

Search: Quick/Number Boolean Advanced Derwent Help

## The Delphion Integrated View

Get Now: PDF More choices...

Tools: Add to Work File: Create new Work File Add

View: Expand Details INPADOC Jump to: Top

Go to: Derwent Email this to a friend

Title: EP0339598A3: Protection circuit for capacitive loads[German][French]

Derwent Title: Overcurrent and overvoltage protection circuit for capacitive loads - opens power supply switch whenever rectified supply voltage or current-proportionate signal rises above preset limit [Derwent Record]

Country: EP European Patent Office (EPO)

Kind: A3 Publ. of search report 1 (See also: EP0339598A2 )

Inventor: Labbus, Jürgen; Bertram, Ralf;

Assignee: BICC-VERO ELECTRONICS GMBH  
News, Profiles, Stocks and More about this company

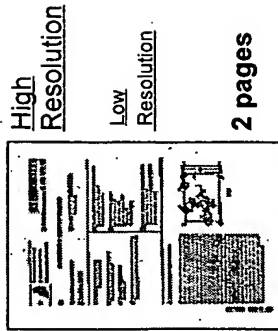
Published / Filed: 1991-01-23 / 1989-04-26

Application Number: EP1989000107540

IPC Code: H02H 3/10; H02H 3/20; H02H 9/00;

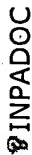
Priority Number: 1988-04- DE1988003814251  
1988-07- DE1988003824583

Abstract: [From equivalent EP0339598A2] The DIN-Standard VDE 160/01.86 places special requirements on the interference voltage immunity of electronic apparatuses which are intended for operation on mains power systems. A protection circuit for capacitive loads is demonstrated. A current sampling device (11) is provided in this case for sampling the current flowing into the load (10) and for emitting a first blocking signal at least when the magnitude of the sampled current exceeds a preset maximum current. A voltage

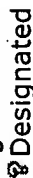


2 pages

sampling device (15-18) is provided for sampling the voltage in the supply network and for emitting a second blocking signal when the magnitude of the sampled voltage exceeds a preset maximum voltage. A controllable switching device (12) is provided, which is designed in such a manner and is connected to the current- and voltage-sampling device in a controlled manner such that the load (10) is isolated from the supply network when at least one of the two blocking signals is present.

 INPADOC

Legal Status:

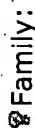
 Designated





Country:

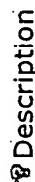
[Show legal status actions](#)

[Get Now: Family Legal Status Report](#)

AT DE FR GB

 Family:


PDF	Publication	Pub. Date	Filed	Title
	US4935836	1990-06-19	1989-04-21	Guard circuit for the protection of capacitive
	EP0339598A3	1991-01-23	1989-04-26	Protection circuit for capacitive loads
	EP0339598A2	1989-11-02	1989-04-26	Protection circuit for capacitive loads
	DE3814251C1	1989-06-22	1988-04-27	Schutzschaltung fuer kapazitive Lasten
4 family members shown above				

 Description

[Expand description](#)


[From equivalent EP0339598A2]

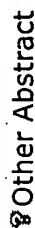
Die Erfindung betrifft eine Schutzschaltung für kapazitive Lasten.

 Forward

References:

[Go to Result Set: Forward references \(1\)](#)

PDF	Patent	Pub. Date	Inventor	Assignee	Title
	US5451845	1995-09-19	Ribarich; Thomas	Knobel AG Lichttechnische Komponenten	Device for protecting a ballast circuit from excess voltage

 Other Abstract

Info:

DERABS G89-179318 DERABS G89-317468



[Nominate this for the Gallery...](#)



Copyright © 1997-2005 The Thomson Corporation  
[Subscriptions](#) | [Web Seminars](#) | [Privacy](#) | [Terms & Conditions](#) | [Site Map](#) | [Contact Us](#) | [Help](#)